

TDA9381 PS/N2		Назначение выводов TDA9381PS (TDA9351)	
P1.3/T1	1	64	P1.2/INT0
P1.6/SCL	2	63	P1.1/T0
P1.7/SDA	3	62	P1.0/INT1
P2.0/TPMW	4	61	VDDP
P3.0/ADC0	5	60	RESET
P3.1/ADC1	6	59	XTALOUT
P3.2/ADC2	7	58	XTALIN
P3.3/ADC3	8	57	OSCGND
VSSC/P	9	56	VDDC
P0.5	10	55	VPE
P0.6	11	54	VDDA
VSSA	12	53	BO
SECPLL	13	52	GO
VP2	14	51	RO
DECDIG	15	50	BLKIN
PH2LF	16		BCLIN
PH1LF	17	48	B2/UIN
GDD3	18	47	G2/YIN
DECBG	19	46	R2/VIN
AVL/EWD	20	45	INSSW2
VDRB	21	44	AUDOUT/AMOUT
VDRA	22	43	CHROMA
IFIN1	23	42	CVBS/Y
IFIN2	24	41	GND1
IREF	25	40	CVBSINT
VSC	26	39	VP1
TUNERAGC	27	38	IFVO/SVO
AUDEEM/SIFIN1	28	37	PLLIF
DECSDEM/SIFIN2	29	36	EHTO
GND2	30	35	AUDEXT/QSSO/AMO
SNDPLL/SIFAGC	31	34	FBISO
AVLSNDIF/ REFO/AMOUT	32	33	HOUT

Назначение выводов TDA9381PS (TDA9351)

№ - Обозначение -- Назначение

- 1 - P1.3/T1 -- Не подключен
- 2 - P1.6/SCL -- Шина синхронизации I2C (SCL)
- 3 - P1.7/SDA -- Шина данных I2C (SDA)
- 4 - P2.0/TPWM -- Отключение звука
- 5 - P3.0/ADC0 -- Не подключен
- 6 - P3.1/ADC1 -- Не подключен
- 7 - P3.2/ADC2 -- Выход клавиатуры
- 8 - P3.3/ADC3 -- Не подключен
- 9 - VSSC/P -- Цифровая земля
- 10 - P0.5 -- Выход индикатора
- 11 - P0.6 -- Не подключен
- 12 - VSSA -- Земля
- 13 - SECPLL -- Развязка по цепи SECAM
- 14 - VP2 -- Напряжение питания +8В
- 15 - DECDIG -- Развязка по цепи процессора
- 16 - PH2LF -- Фильтр 2-ой петли обратной связи ФАПЧ
- 17 - PH1LF -- Фильтр 1-ой петли обратной связи ФАПЧ
- 18 - GND3 -- Земля
- 19 - DECBG -- Развязка
- 20 - AVL/EWD(1) -- Развязка по AVL/коррекция линий
- 21 - VDRB -- Выход кадровой пилы инвертированной
- 22 - VDRA -- Выход кадровой пилы не инвертированной
- 23 - IFIN1 -- Вход ПЧ
- 24 - IFIN2 -- Вход ПЧ
- 25 - IREF -- Задающий резистор кадровой пилы
- 26 - VSC -- Задающий конденсатор кадровой пилы
- 27 - TUNERAGC -- Выход АРУ тюнера
- 28 - AUDEEM/SIFIN(1) -- Нерегулируемый выход звука
- 29 - DECSDEM/SIFIN(1) -- Развязка по цепи детектора звука
- 30 - GND2 -- Земля
- 31 - SNDPLL/SIFAGC(1) -- Фильтр петли звука
- 32 - AVL/SNDIF/REF0 -- Не подключен
- 33 - HOUT -- Выход строчного импульса запуска
- 34 - FBISO -- Вход СНОХ, выход 3-х уровневого импульса
- 35 - AUDEXT/QSSO/AMOUT -- Вход НЧ звука от внешнего источника
- 36 - EHTO -- Вход защиты от перенапряжения
- 37 - PLLIF -- Фильтр петли обратной связи
- 38 - IFVO/SVO -- Выход ПЧ видеосигнала
- 39 - VP1 -- Напряжение питания +8В
- 40 - CVBSINT -- Вход полного видеосигнала
- 41 - GND1 -- Земля
- 42 - CVBS/Y -- Вход внешнего видеосигнала
- 43 - CHROMA -- Вход SVHS
- 44 - AUDOUT/AMOUT(1) -- Регулируемый выход звука
- 45 - INSSW2 -- Коммутация внешних RGB-сигналов
- 46 - R2/VIN -- Внешний вход канала красного
- 47 - G2/YIN -- Внешний вход канала зеленого
- 48 - B2/UIN -- Внешний вход канала синего
- 49 - BCLIN -- Вход ограничения тока луча
- 50 - BLKIN -- Вход измерительного тока АББ
- 51 - RO -- Выход канала красного
- 52 - GO -- Выход канала зеленого
- 53 - BO -- Выход канала синего
- 54 - VDDA -- Питание +3,3В
- 55 - VPE -- Земля
- 56 - VDDC -- Питание +3,3В
- 57 - OSCGND -- Земля генератора
- 58 - XTALIN -- Вход кварцевого генератора
- 59 - XTALOUT -- Выход кварцевого генератора
- 60 - RESET -- Земля (сброс)
- 61 - VDDP -- Питание +3,3В
- 62 - P1.0/INT1 -- Шина синхронизации I2C (SCL)
- 63 - P1.1/T0 -- Шина данных I2C (SDA)
- 64 - P1.2/INT0 -- Вход сигнала от фотоприемника